

AN103

CB トランシーバ用 PLL 周辺回路 / PLL Peripheral Circuit for CB Transceivers

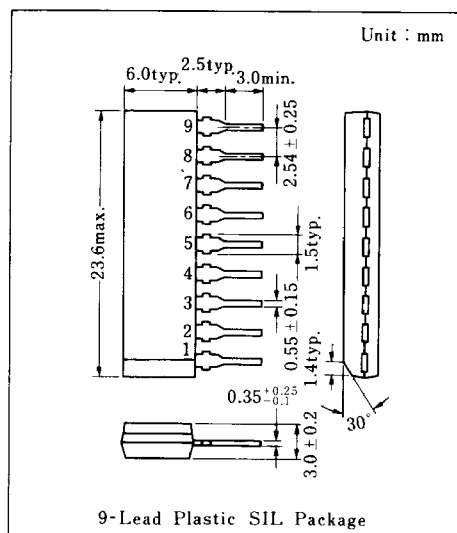
■ 概要 / Description

AN103 は、CB トランシーバ用 PLL の周辺回路として設計された半導体集積回路で、V.C.O.、混合、増幅回路で構成されています。

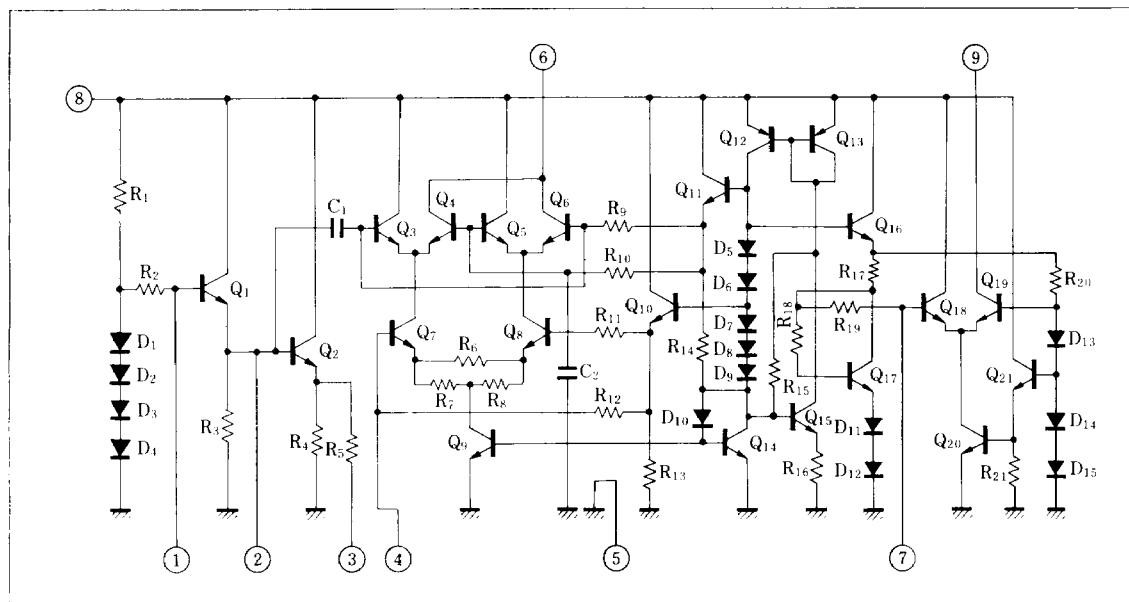
■ 特徴 / Features

- V.C.O.、混合、増幅回路を内蔵
- AN103 を 2 個使用すれば、局部発振および送受信に必要な周波数がすべて得られる
- 高性能な電圧安定回路が内蔵されており、出力が非常に安定
- 扱いやすい 9 ピンプラスチック SIL パッケージ

- Incorporating V.C.O, mixer and amplifier
- All of the necessary frequencies can be obtained by using two AN103
- High performance voltage stabilizer provides stabilized output
- Compact 9-lead plastic SIL package



■ 等価回路 / Schematic Diagram



■ 絶対最大定格 / Absolute Maximum Ratings (Ta=25°C)

Item		Symbol	Rating	Unit
電 圧	電源電圧	V _{CC}	10	V
	回路電圧	V ₆₋₅	14	V
		V ₉₋₅	20	V
許容損失		P _D	330	mW
温 度	動作周囲温度	T _{opr}	-20 ~ +75	°C
	保存温度	T _{stg}	-55 ~ +125	°C

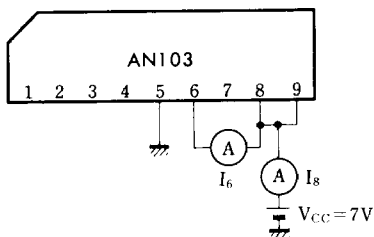
■ 電気的特性 / Electrical Characteristics (Ta=25°C)

Item	Symbol	Test Circuit	Condition	min.	typ.	max.	Unit
全回路電流	I _{tot}	1	V _{CC} =7V	18		35	mA
回路電流 (max.)	I ₉	2	V _{CC} =7V	6.0		14.5	mA
電圧変化	ΔV ₆₋₅ *	3	V _{CC} =7V	0.36		0.88	V
回路電流	I ₆	1	V _{CC} =7V	2.3		5.4	mA

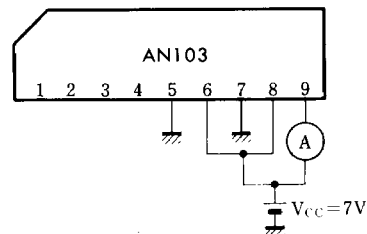
* ΔV₆₋₅ ランク分類 / ΔV₆₋₅ Classifications

Class	R	O
ΔV ₆₋₅	0.36 ~ 0.55	0.50 ~ 0.88

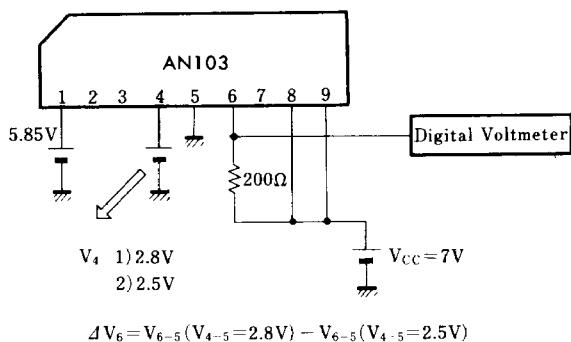
Test Circuit 1 (I_{tot}, I₆)

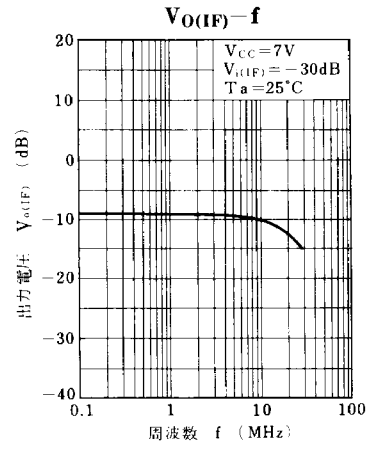
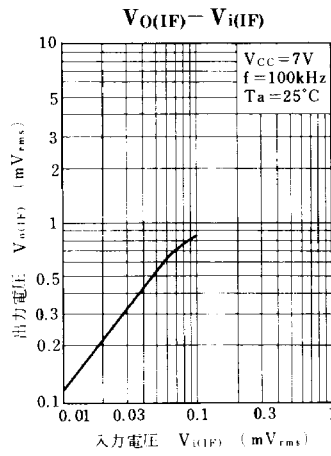
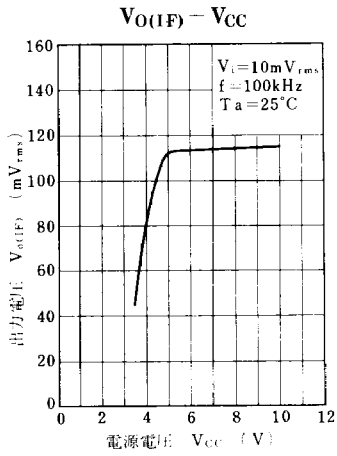


Test Circuit 2 (I₉)



Test Circuit 3 (ΔV₆₋₅)





■ 応用回路例 / Application Circuit

